

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 58-164368

(43)Date of publication of application : 29.09.1983

(51)Int. Cl.

H04N 1/22  
B41J 3/20

(21)Application number : 57-046361

(71)Applicant : RICOH CO LTD

(22)Date of filing : 25.03.1982

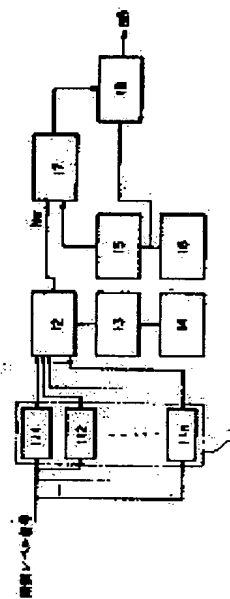
(72)Inventor : KAWAKAMI TOSHIO

## (54) HALFTONE RECORDING DEVICE OF THERMAL HEAD

## (57)Abstract:

**PURPOSE:** To perform both  $\gamma$  compensation and temperature compensation simultaneously through a simple circuit constitution, by selecting and outputting an ROM table corresponding to a detected temperature, and outputting a pulse signal corresponding to said table to the heat generating element of a thermal head.

**CONSTITUTION:** A temperature detector 14 measures the ambient temperature of the thermal head and its measurement result is inputted to a table selecting circuit 12 through an A/D converter 13. The table selecting circuit 12 outputs ROM tables 111 11n selectively to a comparator 17 corresponding to the ambient temperature level. Therefore, the set value of the number of pulses after the temperature compensation based upon the relation between print density and the ambient temperature is inputted to the comparator 17. The pulse signal from an oscillator 16 is integrated by a counter 15 and when its pulse number coincides with the set value, a gate circuit 18 is closed to perform halftone recording by pulses from the gate circuit 18.



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

⑬ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A)

昭58—164368

⑤ Int. Cl.<sup>3</sup>  
H 04 N 1/22  
B 41 J 3/20

識別記号  
1 0 6

庁内整理番号  
7136—5C  
8004—2C

⑬ 公開 昭和58年(1983)9月29日

発明の数 1  
審査請求 未請求

(全 7 頁)

⑭ サーマルヘッドの中間調記録装置

6号株式会社リコー内

⑯ 特 願 昭57—46361

⑰ 出 願 人 株式会社リコー

⑱ 出 願 昭57(1982)3月25日

東京都大田区中馬込1丁目3番  
6号

⑲ 発 明 者 川上俊夫

⑳ 代 理 人 弁理士 小橋正明

東京都大田区中馬込1丁目3番

明 細 書

1. 発明の名称

サーマルヘッドの中間調記録装置

2. 特許請求の範囲

1. 発熱素子に印加する通電パルスを調整して印字濃度を調節するサーマルヘッドの中間調記録装置において、階調レベルと通電パルスとの関係が予め設定され階調レベル値号を入力してそれに対応するパルス情報を出力するROMテーブルが環境温度に応じて複数個設けられたROMテーブル群と、環境温度を検出しその検出信号をアナログ/デジタル変換する温度検出手段と、前記各ROMテーブルのうち前記温度検出手段の検出温度に対応するROMテーブルを選択して出力させるテーブル選択回路と、該テーブル選択回路の出力に対応するパルス信号をサーマルヘッドの発熱素子に出力するパルス出力手段とを有することを特徴とするサーマルヘッドの中間調記録装置。

2. 上記第1項において、前記パルス情報はパ

ルス数であり、前記パルス出力手段は所定幅のパルスを所定の周波数で発振するパルス発振器と、該パルス発振器のパルス数を計数するカウンタと、前記パルス発振器の出力が入力されるゲート回路と、前記テーブル選択回路からのパルス数及び前記カウンタの計数値の比較結果に基づいて前記ゲート回路を開閉するコンパレータとを有することを特徴とするサーマルヘッドの中間調記録装置。

3. 発明の詳細な説明

本発明はサーマルヘッドによる中間調の記録装置に関し、特にその各発熱素子の印字濃度を印加される電圧によるその発熱特性と環境温度とに基づいて補正した中間調記録装置を提案するものである。

サーマルヘッドは、複数個の発熱素子を1列アレイ状に配設してなり、各発熱素子に選択的に通電して発熱させることにより感熱記録紙に所望の画像を記録するものである。而して、サーマルヘッドにより中間調を記録する場合においては、発熱素子に印

加する電圧・電流等の通電条件と印字濃度とが比例しないため、通電条件を所謂「補正」する必要がある。また、印字濃度は環境温度により変化するため、特に中間調を記録するためには通電条件を環境温度に基いて修正する必要がある。

而して、従来の印字濃度を調節する装置としては、「周波数が一定のパルス信号をサーマルプリント素子の駆動信号として印加し、前記パルス信号のパルス幅を変化させることによりサーマルプリント素子の駆動時間を変化させ印刷濃度を可変となしたもの」(特公昭51-3222)、「温度検出素子の信号で発熱抵抗体へ印加される単位記録時間内の記録信号の個数を調整して印刷濃度を制御するもの」(特開昭52-143839)及び「カウンタ制御信号発生にROMを使用したことにより、等間隔取いは対数特性等の階調ステップに応じ、発色濃度特性に対応した印加時間を制御でき、ROM内容の変更により発色濃度特性を簡単に変化させることが可能と」なつたもの(特開昭55-69482)等がある。然るに、

をアナログ/デジタル変換する温度検出手段と、前記各ROMテーブルのうち前記温度検出手段の検出温度に対応するROMテーブルを選出して出力させるテーブル選択回路と、該テーブル選択回路の出力に対応するパルス信号をサーマルヘッドの発熱素子に出力するパルス出力手段とを有することを特徴とするものである。この場合において、前記パルス情報がパルス数であるときは、前記パルス出力手段は所定幅のパルスを所定の周波数で発振するパルス発振器と、該パルス発振器のパルス数を計数するカウンタと、前記パルス発振器の出力が入力されるゲート回路と、前記テーブル選択回路からのパルス数及び前記カウンタの計数値の比較結果に基いて前記ゲート回路を開閉するコンパレータとを有するように構成することができる。

以下、添付の図面を参照して本発明の具体的な実施の態様について説明する。第1図はシフトレジスタを搭載したダイレクト・ドライブ型サーマルヘッドの1例を示す回路図、第2図はそ

これらの場合は、「補正又は環境温度補償のいずれか一方のみを考慮し、通電パルスの幅又は数を制御して印字濃度を調節するものであるから、両補正を実現するためには回路構成が複雑化し、また十分な精度が得られないという難点がある。

本発明は以上の点に鑑みてなされたものであつて、「補正及び温度補償の双方を同時に、且つ簡便な回路構成で実現することができ、更に温度補償を階調レベルの各ステップ毎に行つて高精度で補正することができるサーマルヘッドの中間調記録装置を提供することを目的とする。本発明に係るサーマルヘッドの中間調記録装置は、発熱素子に印加する通電パルスを調整して印字濃度を調節するサーマルヘッドの中間調記録装置において、階調レベルと通電パルスとの関係が予め設定され階調レベル信号を入力してそれに対応するパルス情報を出力するROMテーブルが環境温度に応じて複数個設けられたROMテーブル群と、環境温度を検出しその検出信号

の各信号のタイミング図である。サーマルヘッドの複数個の発熱素子1は1列アレイ状に配設されており、各発熱素子1にはトランジスタスイッチ2が直列接続されている。この各直列接続体は発熱素子1の電源( $V_{HD}$ )と接地( $GND$ )との間に並列接続されていて、各発熱素子1はスイッチ2のオンにより電圧 $V_{HD}$ が印加されるようになつている。スイッチ2のベースにはアンドゲート3が接続され、各アンドゲート3の一方の入力端はラッチ4に接続され、他方の入力端にはいずれもストローブ信号 $S_B$ が入力されるようになつている。ラッチ4はシフトレジスタ5と接続されていて、ロード信号 $L_D$ が入力されると、シフトレジスタ5の各出力をラッチするようになつている。シフトレジスタ5にはパターンデータ $D_I$ がシリアルに入力され、クロック信号 $CK$ に同期してパターンデータ $D_I$ をパラレルに出力するようになつている。

斯かる構成において、シフトレジスタ5は、第2図に示す如く、クロック信号 $CK$ に同期し

てパターンデータDIをラッチ4にパラレルに出力する。そして、シフトレジスタ5からラッチ4に対し、1ライン分のパターンデータDIの転送が終了すると、ラッチ4にロード信号LDが入力され、ラッチ4はパターンデータDIをラッチする。而して、アンドゲート3にはパルス幅 $1pw$ のストローブ信号SBが入力されており、ラッチ4にラッチされたパターンデータDIがオンであるビットに対応するアンドゲート3がストローブ信号SBのパルスがオンになっている時間 $1pw$ だけスイッチングトランジスタ2をオンにせしめる。従つて、パターンデータDIがオンであるビットに対応する発熱素子1は、ストローブ信号SBのパルス幅 $1pw$ だけ通電され、電圧 $V_{HD}$ が印加された各発熱素子1はパターンデータDIに基づき選択的に時間 $1pw$ だけ通電され、抵抗発熱して感熱紙に画像を記録する。

このようにして、発熱素子1にはストローブ信号SBと同一の波形の電流が流れるのである

マルヘッドにより中間調を記録する場合は、第5図に通電条件(パルス幅 $1pw$ 又はパルス数 $N$ )による印字濃度特性と環境温度による印字濃度特性をまとめて示す如く、これらの特性に基づいて、階調レベル及び環境温度により発熱素子1に印加する電圧 $V_{HD}$ のパルス幅 $1pw$ 又はパルス数 $N$ を調節する必要がある。以下、この補正を通電パルスのパルス数 $N$ を制御して行う場合の実施例について説明する。

第6図はその補正回路の模式的ブロック図である。環境温度を $n$ 個のレベルに群別し、各群毎にROMテーブル111, 112, ……11 $n$ が設けられていて、 $n$ 個のROMテーブルからなるROMテーブル群11が構成されている。各ROMテーブル111等には、その環境温度レベルにおいて、階調レベルとその階調レベルに対応する印字濃度を得るために発熱素子1に印加すべき通電パルスのパルス数 $N$ との関係が設定されている。即ち、各階調レベル毎に設けられたアドレスに夫々所定のパルス数が記憶されている。そして、

が、中間調を記録するに際して、第3図(a)に示す如く、ストローブ信号SBのパルス幅 $1pw$ を調節する場合と、第3図(b)に示す如く、一定幅の狭幅パルスを複数個有するストローブ信号を使用し、そのストローブ信号SBのパルス数 $N$ を調節する場合とがある。いずれの場合も、印加電圧 $V_{HD}$ が一定である場合は、パルス幅 $1pw$ 又はパルス数 $N$ と印字濃度との関係は第4図に示す如くになり、両者間にはその少くとも一部において比例関係が存在しない。また、第5図に示す如く、パルス幅 $1pw$ 及びパルス数 $N$ が一定である場合でも、印字濃度は環境温度によつて変動し、しかも両者は比例関係を示さない。このため、中間調を記録する場合に、階調レベルに比例してパルス幅 $1pw$ 又はパルス数 $N$ を変更すると、印字濃度は必ずしも階調レベルに比例したものではなくなる。また、環境温度に比例してパルス幅 $1pw$ 又はパルス数 $N$ を変更し、環境温度の変動を補償せんとしても、印字濃度は必ずしも一定にならない。従つて、サー

各ROMテーブル111等には階調レベル信号がアドレス入力されるようになっており、各ROMテーブル111等は階調レベル信号にて指定された階調レベルの印字濃度を得るために要するパルス数 $N_0$ を出力する。温度検知器14は、例えばサーミスタ等であつて、サーマルヘッドの環境温度を計測してその計測結果をアナログ信号として出力する。温度検知器14の出力はアナログ/デジタル変換器(以下A/D変換器と略す)13に入力されて、デジタル信号に変換された後、テーブル選択回路12に入力せしめられる。テーブル選択回路12は温度検知器14が計測した環境温度に基づき、ROMテーブル群11からその環境温度レベルに対応するROMテーブルを選択し、その選択されたROMテーブルの出力のみをコンパレータ17に転送するスイッチング回路である。発振器16は、第3図(b)に示す如く、一定のパルス幅を有する狭幅のユニットパルスを一定の周波数で発振するパルス発生器であつて、そのパルス信号をカウンタ15及びゲート回路18へ出

力する。カウンタ15は発振器16の発振パルス数を横算し、その横算結果をコンパレータ17に力せしめる。コンパレータ17はテーブル選択回路12から入力された発熱素子1に印加すべき通電パルスのパルス数の設定値 $N_0$ と、カウンタ15の横算値とを比較し、両者が一致した場合に一致信号をゲート回路18へ出力する。ゲート回路18は発振器16からのパルス信号を通過させてストロブ信号SBとして出力するが、コンパレータ17からの一致信号を入力した場合にそのゲートを閉じてストロブ信号SBの出力を停止する。

図上の如く構成された本発明装置により中間調を記録する場合は、温度検知器14によりサーマルヘッドの環境温度が計測され、その計測結果がA/D変換器13を介してテーブル選択回路12に力せしめられる。テーブル選択回路12はその環境温度レベルに対応するROMテーブルを選択し、その選択されたROMテーブルの出力をコンパレータ17に力せしめるようにスイッチ

$N_0$ 個のユニットパルスが出力され、このパルス信号がストロブ信号SBとしてアンドゲート3(第1図参照)に力せしめられる。そうすると、前述の如く、パターンデータDIに基き選択されたアンドゲート3から、対応するトランジスタスイッチ2のベースにパルス数 $N_0$ のパルス信号が出力される。そして、このパルス信号がオンになつている間だけトランジスタスイッチ2がオンにされ、発熱素子1は電圧 $V_{HD}$ が発振器16から発振されたパルスと同一の周波数・パルス幅を有する $N_0$ 個のパルスとして印加され、抵抗発熱して感熱紙に中間調の記録をする。

このように、発熱素子1に対する通電パルスのパルス数 $N$ を、階調レベルにより補正し環境温度により温度補償した場合の印字濃度特性を第7図に示す。このグラフは環境温度を7レベル( $\alpha=7$ )に群別した場合のものであり、各レベルにおいては環境温度の上昇と共に印字濃度が若干上昇しているが、各環境温度レベルに応じて温度補償しているために全体的には環境

ング動作する。而して、中間調の階調レベルが指定され、その階調レベル信号がROMテーブル群11のROMテーブル111等に入力せしめられると、前述の如く選択されたROMテーブルはその階調レベルの印字濃度を得るに必要な通電パルスのパルス数 $N_0$ を出力する。従つて、テーブル選択回路には、その環境温度において階調レベル信号により指定された階調レベルの印字濃度を得るために要するパルス数 $N_0$ をコンパレータ17へ出力することになる。換言すれば、指定された階調レベルに対応する所望の印字濃度を得るために、印字濃度とパルス数 $N$ との関係(第4図参照)に基き補正がなされ、また印字濃度と環境温度との関係(第5図参照)に基き温度補償がなされた通電パルスのパルス数の設定値 $N_0$ がコンパレータ17に力せしめられることになる。そして、発振器16からのパルス信号がカウンタ15により横算され、そのパルス数が設定値 $N_0$ に一致した時点でゲート回路18が閉じられるから、ゲート回路18からはパルス数設定値の

温度の変化に対し一定の印字濃度を示している。また、階調レベルが等間隔で変化した場合に、印字濃度も同様に等間隔で変化している。なお、温度補償精度を一層向上させるためには、ROMテーブル数及びA/D変換器13の量子化ステップ数が増加するが、群別すべき環境温度レベル数 $\alpha$ を増大せしめればよい。また、階調レベルにより補正すべきパルス数 $N$ と印字濃度との関係( $r$ 補正特性)は、使用する感熱紙の感熱特性に応じてROMテーブルの記憶内容を変更し、各感熱特性に合わせて適切なものを使用するとよい。

ところで、第3図(a)及び(b)の両信号を比較した場合に、パルス数を制御する第3図(b)のパルス信号のデューティ比を50%とすると、同一濃度を得るために要する通電時間は第3図(b)の場合の方がパルス幅を制御する第3図(a)の場合の2倍となり、従つて記録時間が長いという欠点がある。而して、第3図(a)に示す如く、パルス幅を制御して中間調を記録する場合

においても、サーマルヘッドの電源容量が制限される関係上、通常は各発熱素子を複数個のブロックに分割し、時系列的に分割駆動する。従つて、第8図(a)に示す如く、各ブロック毎にストローブ信号SB1, SB2, ……が順次出力される(図示例は2分割の場合)。このため、本実施例のようにパルス数Nを制御して中間調を記録する場合においても、ストローブ信号の出力の方法を、第8図(b)に示す如く、第1ブロック用のストローブ信号SB1と第2ブロック用のストローブ信号SB2とをパルスのオン・オフが交互的になるように設定することにより、電源容量からの制限も充足し且つ記録時間も、パルス幅制御の場合と同様とすることができる。

以上、詳細に説明した如く、本発明による場合は、パルス情報(パルス数又はパルス幅)と印字濃度との非線型関係に基く、 $r$ 補正及び環境温度の変化に基く、温度補償の双方を簡便な回路構成で行うことができ、また温度補償は階調レベルの各ステップ毎に適切に設定された関

係に基いて行いから、印字濃度を高精度で一定に保持することができる。なお、本発明は上記の特定の実施例に限定されるべきものではなく、本発明の技術的範囲内において種々の変形が可能である。例えば、印字濃度の補正を上記実施例の如くパルス数によることとせず、パルス幅を制御して行つてもよい。

#### 4. 図面の簡単な説明

第1図はダイレクト・ドライブ型サーマルヘッドの1例を示す回路図、第2図はその各信号のタイミング図、第3図(a), (b)はストローブ信号SBの模式図、第4図はパルス幅tpw又はパルス数Nと印字濃度との関係を示すグラフ図、第5図は環境温度と印字濃度との関係を示すグラフ図、第6図は補正回路の模式的ブロック図、第7図は本発明の効果を示すグラフ図、第8図(a), (b)はストローブ信号SB1, SB2の模式図である。

(符号の説明)

1 : 発熱素子

2 : トランジスタスイッチ

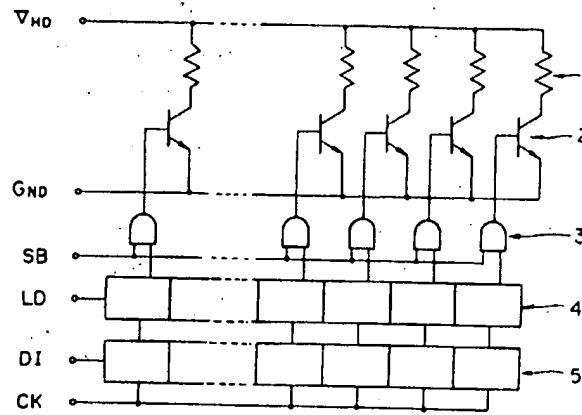
3 : アンドゲート      11 : ROMテーブル群  
12 : テーブル選択回路      14 : 温度検知器  
15 : カウンタ      16 : 発振器  
17 : コンパレータ      18 : ゲート回路  
111, 112, …… 11n : ROMテーブル

特許出願人      株式会社 リ コ ー

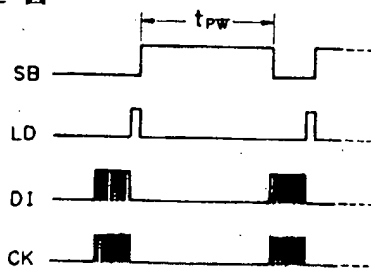
代 理 人      小 橋 正 明



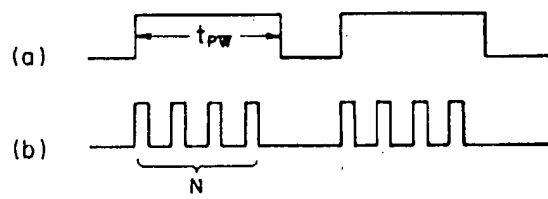
第 1 図



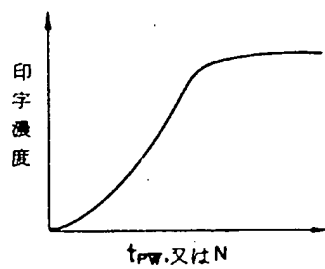
第 2 図



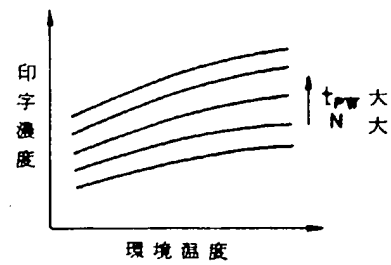
第 3 図



第 4 図

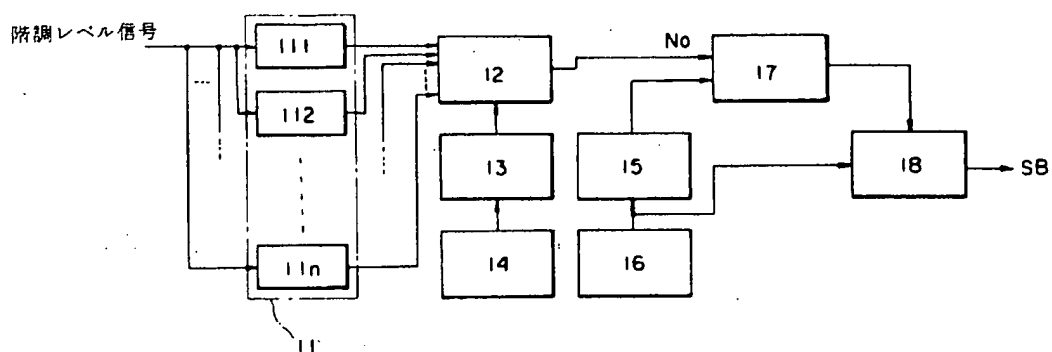


第 5 図

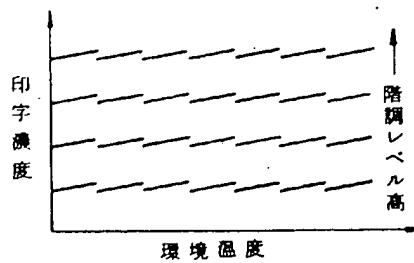




第 6 図



第 7 図



第 8 図

